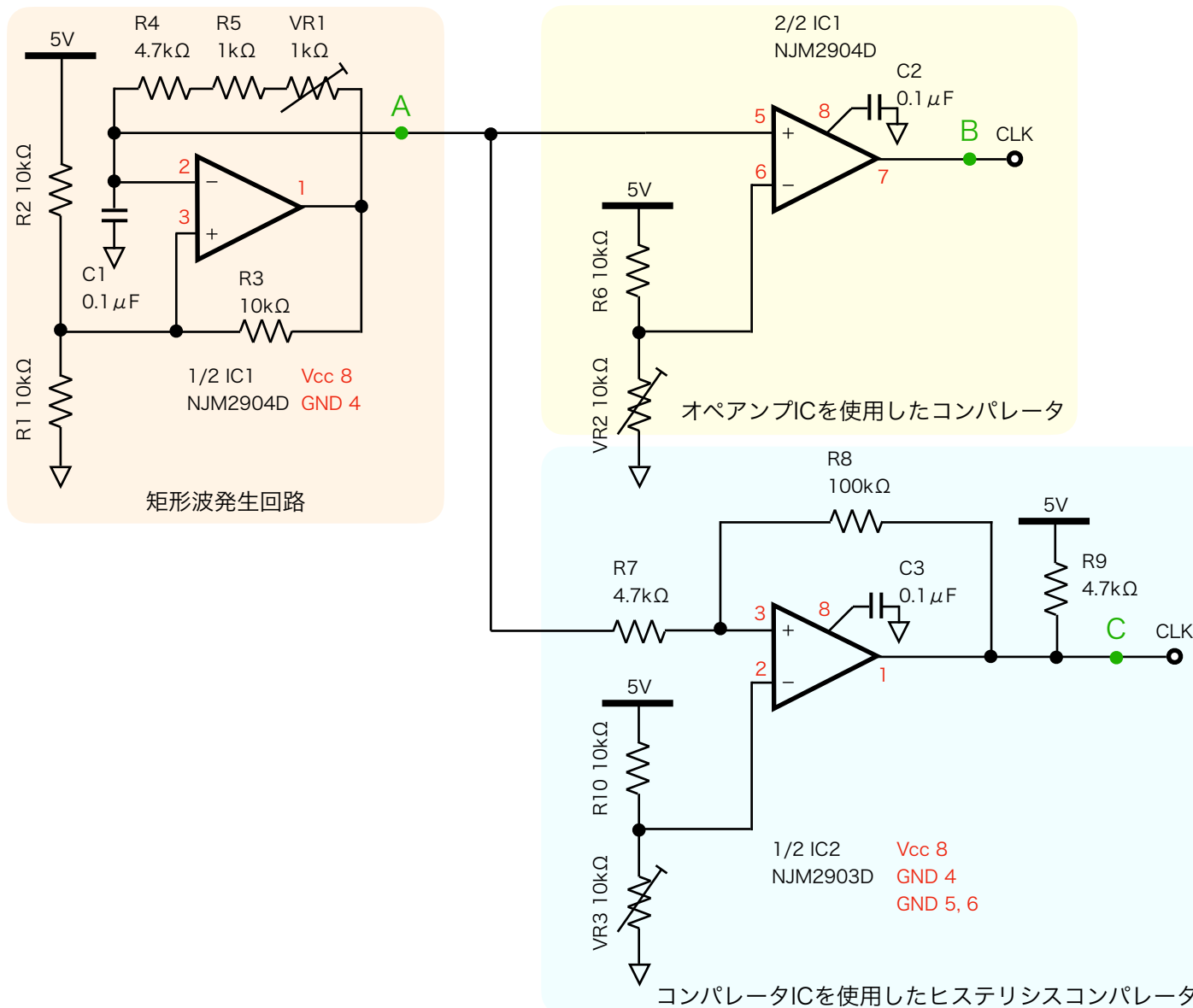


矩形波発生回路



ヒステリシス幅の計算
(計算式は日清紡マイクロデバイスのHPより)

$V_{ref} = 2.16V$ (IC2の2番ピンの電圧)

$V_+ = 5.0V$ (V_{cc} 電圧)

$V_{ol} = 0.0V$ (Lowレベル電圧)

$R_1 = 4,700\Omega$ (回路図のR7)

$R_2 = 100,000\Omega$ (回路図のR8)

$R_p = 4,700\Omega$ (回路図のR9)

L → H

$V_{th1} = (1 + R_1/R_2) \times V_{ref} - R_1/R_2 \times V_{ol}$

$V_{th1} = 2.26V$ (出力がHighになる電圧)

H → L

$V_{th2} = (R_p + R_1 + R_2)/(R_p + R_2) \times V_{ref} - R_1/(R_p + R_2) \times V_+$

$V_{th2} = 2.03V$ (出力がLowになる電圧)

$V_{hys} = V_{th1} - V_{th2}$

$V_{hys} = 0.23V$ (ヒステリシス幅)